

STMicroelectronics SA

Oddział w Polsce
ul. Nowogrodzka 11
00-513 Warszawa
Tel: +48 22 5290529
Fax: + 48 22 5290520

Niniejszym potwierdzamy, że

dr inż. Marek JASKUŁA

Zachodniopomorski Uniwersytet Technologiczny w Szczecinie
Wydział Informatyki, Katedra Architektury Komputerów i Telekomunikacji

wziął udział w szkoleniu „**STM32F7 hands-on workshop**” odbywającym się w dniu 1 października 2015 roku w Poznaniu

Agenda spotkania

Presentation of ARM® Cortex®-M7 core

- New core architecture boosts processing performance
- Benefits of the L1 cache
- Memory Protection Unit

STM32F7 Architecture and New Peripherals

Hands-on workshop with STM32F7 Discovery kit

- Performance tuning
- CoreMark results with different system topology

DSP corner

- Brief introduction to DSP algorithm optimization
- FFT hands-on
- DSP for measurement, motor control or power management applications

Building a USB oscilloscope/spectrum analyzer

- Device configuration with STM32CubeMX initialization code generator
- Using the STM32 abstraction layer and a set of middleware components including USB stack

Embedded Graphics

- Chrome-Art demonstration

Q&A, End